



MROD-Out		Rev	V2	3
		Date	7 Feb 2006	
Output FPGA Power Supply Decoupling		Time	1:27:36 pm	
Proj:	MROD-X	Proj.No:	38405	
Peter Jansweijer		peterj@nikhef.nl		
NIKHEF <small>© ET-Nikhef Amsterdam</small>		<small>NATIONAAL INSTITUUT VOOR KERN- FYSICA EN HOGE ENERGIE-FYSICA KRUISLAAN 409, 020-592 2000 1098 SJ AMSTERDAM NEDERLAND</small>		
		Size	A3	4 1 4 A
		Dim	420 x 297 mm	
Page		8	of 19	