



MR0D-Out		Rev	12
Output FPGA Power Supply Decoupling		Date	26 Jan 2005
Proj: MR0D-X		Time	12:00:01 pm
Proj.No:38405		Name	petertj
Peter Jansweijer		Size	A3
petertj@nikhef.nl		Dim	41 x 4 A
NATIONAAL INSTITUUT VOOR KERN- FYSICA EN HOOG ENERGIE-FYSICA KRUISLAAN 409, 020-532 2000 1098 SJ AMSTERDAM NEDERLAND		Page	8 of 19

©Ei-Nikhef Amsterdam