



channel_in		Rev	50
Input FPGA MGT Pur Decoupling, Termination		Date	26 Jan 2005
Proj: MR0D-X	Proj: No:38405	Time	12:10:26 pm
Peter Jansweijer	peter.j@nikhef.nl	Name	peter.j
NATIONAAL INSTITUUT VOOR KERNFYSICA EN HOOG ENERGIE-FYSICA KRUISLAAN 409 020-592 2000 1098 SJ AMSTERDAM NEDERLAND		Size	A3
©ET-Nikhef Amsterdam		Dim	420 x 297 mm
		Page	4 of 6

